

بِسْمِ اللَّهِ الرَّحْمَنِ الرَّحِيمِ



## شبکه‌های عصبی مصنوعی

درس ۲

# مدل نرون و معماری‌های شبکه

## Neuron Model and Network Architectures

کاظم فولادی قلعه

دانشکده مهندسی، پردیس فارابی

دانشگاه تهران

<http://courses.fouladi.ir/nn>



# Neuron Model and Network Architectures

مدل نرون و معماری های شبکه

۱

# نظریه و مثال ها

## مغز انسان

HUMAN BRAIN

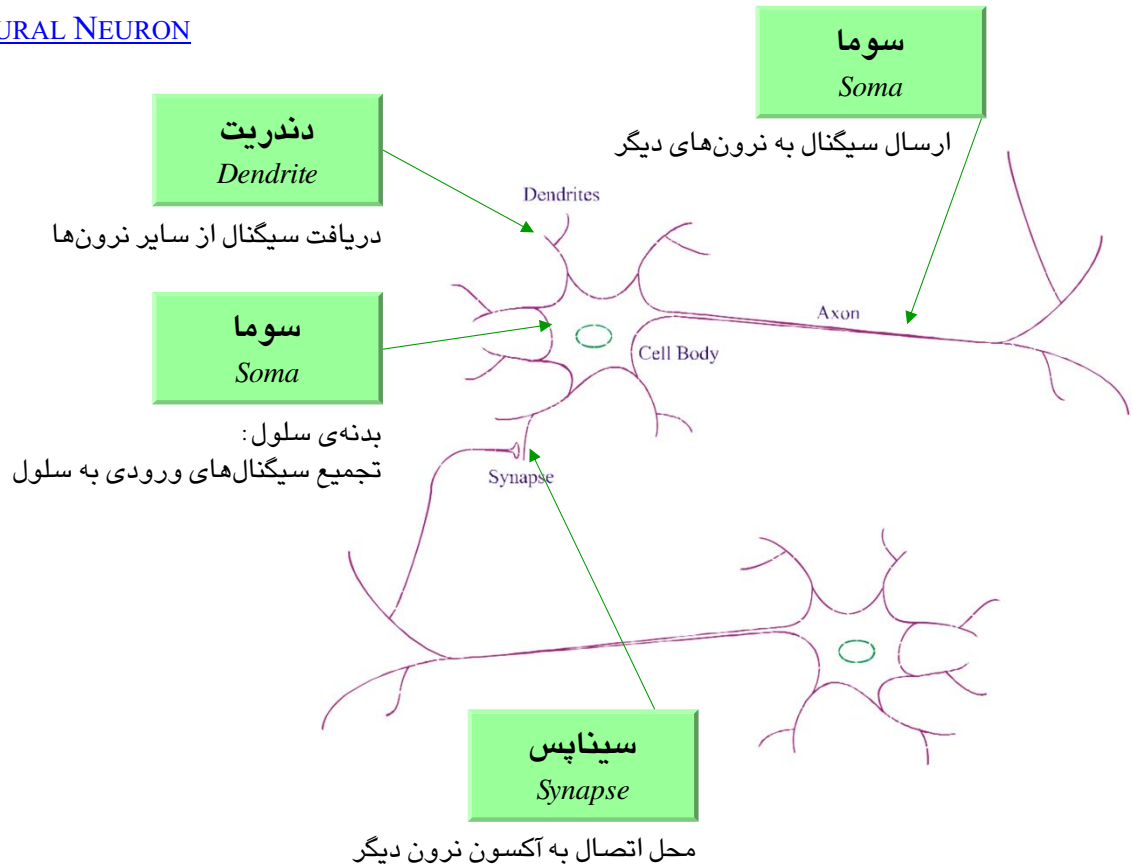
مغز: شبکه‌ای بسیار بزرگ از عصب‌ها (نرون: سلول عصبی)  
۱۰۰ میلیارد نرون  
۱۰ هزار اتصال برای هر نرون



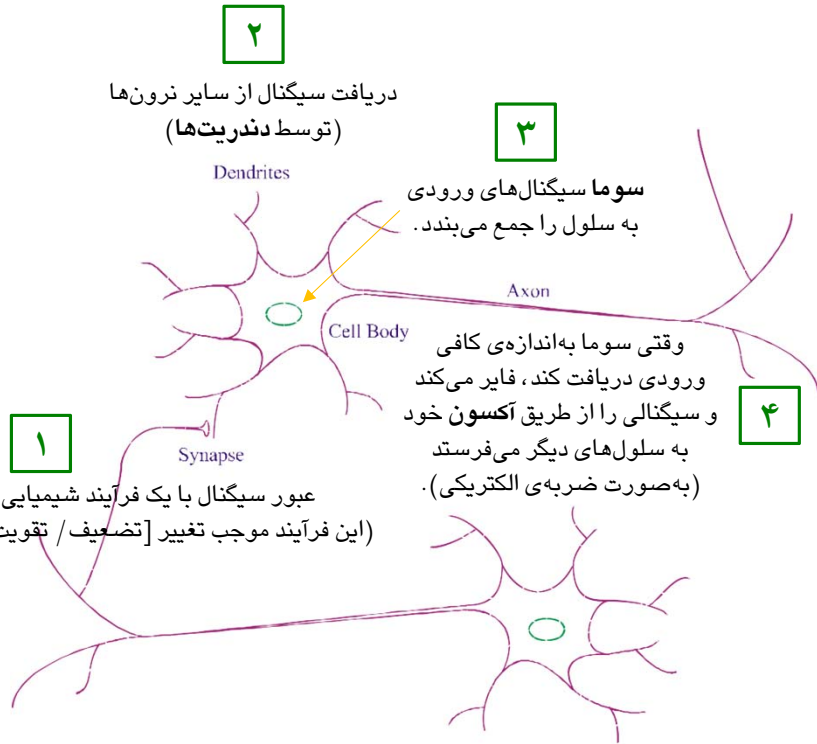
شبکه‌ی عصبی مصنوعی:  
الگوبرداری از شبکه‌ی عصبی طبیعی

# نرون طبیعی

## NATURAL NEURON



## عملکرد نرون طبیعی



دریافت سیگنال از سایر نرون‌ها  
(توسط دندریت‌ها)

**سوما** سیگنال‌های ورودی  
به سلول را جمع می‌بندد.

وقتی سوما به اندازه‌ی کافی  
ورودی دریافت کند، فایر می‌کند  
و سیگنالی را از طریق **آکسون** خود  
به سلول‌های دیگر می‌فرستد  
(به صورت ضربه‌ی الکتریکی).

عبور سیگنال با یک فرآیند شیمیایی از فاصله‌ی **سیناپسی**  
(این فرآیند موجب تغییر [تضعیف / تقویت] سیگنال ورودی می‌شود).

قوت سیناپس می‌تواند با آزمایش و  
کسب تجربه تغییر کند.

## شبکه‌ی عصبی مصنوعی

### ARTIFICIAL NEURAL NETWORK (ANN)

#### شبکه‌ی عصبی مصنوعی:

یک سیستم پردازش اطلاعات

- دارای ویژگی‌هایی مشترک با شبکه‌ی عصبی طبیعی
- تعمیم‌یافته‌ی مدل ریاضی بازشناسی انسان بر اساس نروبیولوژی

- پردازش اطلاعات در نرون‌ها: **اجزای ساده** با تعداد فراوان
- انتقال سیگنال‌ها از طریق اتصالات بین نرون‌های شبکه
- هر اتصال یک **وزن** دارد (سیگنال انتقال‌یافته از آن در آن ضرب می‌شود).
- هر نرون یک **تابع فعال‌سازی** (معمولاً غیرخطی) دارد:
- (این تابع بر روی ورودی‌های نرون اعمال می‌شود تا خروجی تولید شود.)

فرضیات پایه‌ی  
ANN

## شبکه‌ی عصبی مصنوعی

ویژگی‌های مشخص‌کننده

### ARTIFICIAL NEURAL NETWORK (ANN)





## تطبیق شبکه‌های عصبی طبیعی با شبکه‌های عصبی مصنوعی

ANN vs. NNN

شبکه‌ی عصبی مصنوعی  
*Artificial Neural Network (ANN)*

اتصال بین نرون‌ها

ضرب ورودی در وزن‌های شبکه

جمع وزن‌دار سیگنال‌های ورودی در نرون

تولید خروجی توسط تابع فعال‌سازی

شبکه‌ی عصبی طبیعی  
*Natural Neural Network (NNN)*

دندریت

تغییر سیگنال ورودی با عبور از فاصله‌ی سیناپسی

تجمع سیگنال‌های ورودی در سوما

فایر شدن سلول و ارسال سیگنال به آکسون

## ویژگی‌های مشترک شبکه‌های عصبی طبیعی و شبکه‌های عصبی مصنوعی

**تحمل‌پذیری نقص***Fault Tolerance***تعمیم‌پذیری***Generalization***مقاوم بودن در برابر نویز***Robustness***پردازش موازی***Parallel Processing***پردازش توزیع‌شده***Distributed Processing***حافظه‌ی توزیع‌شده***Distributed Memory***قابلیت یادگیری***Learning Capability*

مدل نرون و معماری های شبکه



مدل  
نرون

## نمادگذاری

NOTATION $a, b, c$ 

ایتالیک کوچک

اسکالرها

 $\mathbf{a, b, c}$ 

سیاه کوچک

بردارها

 $\mathbf{A, B, C}$ 

سیاه بزرگ

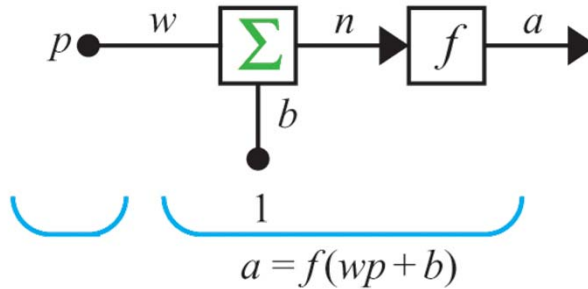
ماتریس‌ها

# Single-Input Neuron



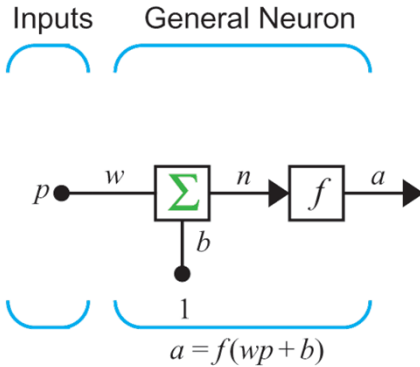
Inputs

General Neuron



## نرون تک-ورودی

### SINGLE-INPUT NEURON



$w$	وزن	weight
$p$	ورودی (ادراک)	percept (input)
$b$	بایاس (آفست)	bias (offset)
$n = wp + b$	ورودی خالص	net input
$f$	تابع انتقال (فعال‌سازی)	transfer function (activation)
$a$	خروجی (کنش)	action (output)

$$a = f(wp + b) = f(n)$$

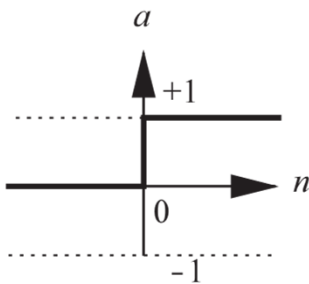
بایاس مانند یک وزن برای ورودی واحد 1 عمل می‌کند.

## توابع انتقال

TRANSFER FUNCTIONS

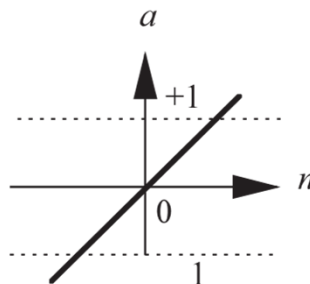
انواع مختلفی از توابع انتقال (خطی / غیرخطی) وجود دارد:  
انتخاب تابع خاص بر اساس مشخصات مسئله‌ی مورد نظر برای نرون

حد سخت  
*Hard Limit*



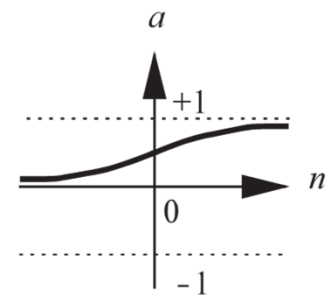
$$a = \text{hardlim}(n)$$

خطی  
*Linear*

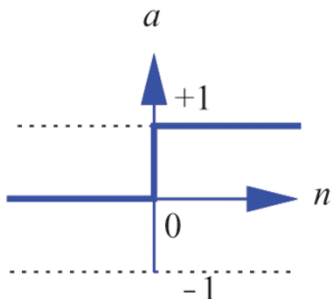


$$a = \text{purelin}(n)$$

سیگموئید لگاریتمی  
*Log-Sigmoid*

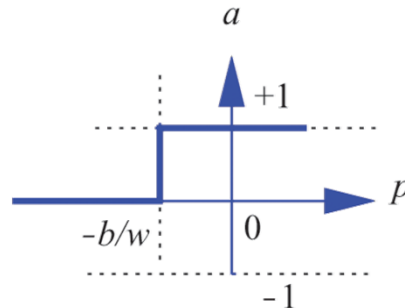


$$a = \text{logsig}(n)$$



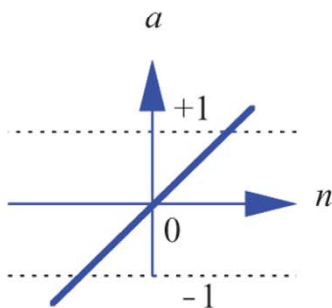
$$a = \text{hardlim}(n)$$

Hard Limit Transfer Function



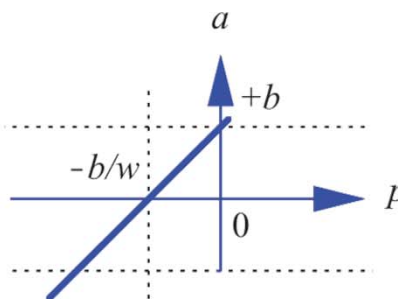
$$a = \text{hardlim}(wp + b)$$

Single-Input *hardlim* Neuron



$$a = \text{purelin}(n)$$

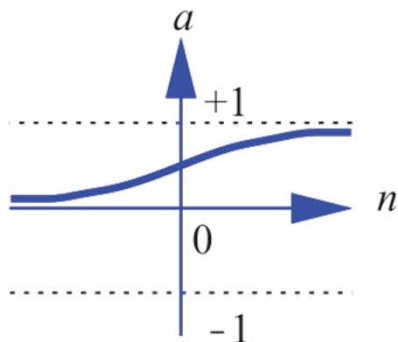
Linear Transfer Function



$$a = \text{purelin}(wp + b)$$

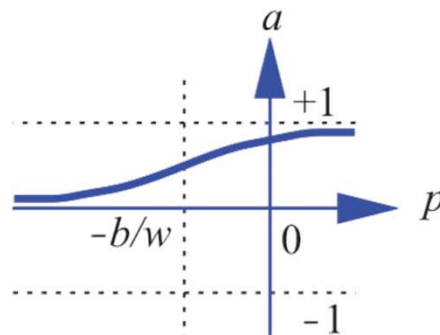
Single-Input *purelin* Neuron





$$a = \text{logsig}(n)$$

Log-Sigmoid Transfer Function



$$a = \text{logsig}(wp + b)$$

Single-Input *logsig* Neuron

$$a = \frac{1}{1 + e^{-n}}$$

nnd2n1

File Edit View Insert Tools Desktop Window Help

## Neural Network DESIGN

### One-Input Neuron

Linear Neuron:  $a = \text{purelin}(w \cdot p + b)$

Input

Alter the weight, bias and input by dragging the triangular shaped indicators.

Pick the transfer function with the F menu.

Watch the change to the neuron function and its output.

Contents

Close

Chapter 2

W

-2 0 2

b

-2 0 2

F:

Purelin

4

2

0

-2

-4

4

2

0

-2

-4

a

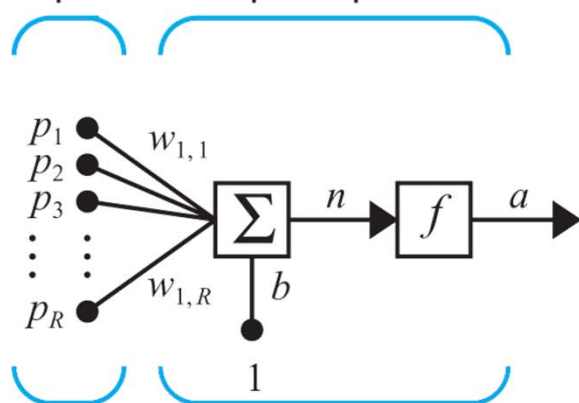
p



>> nnd2n1

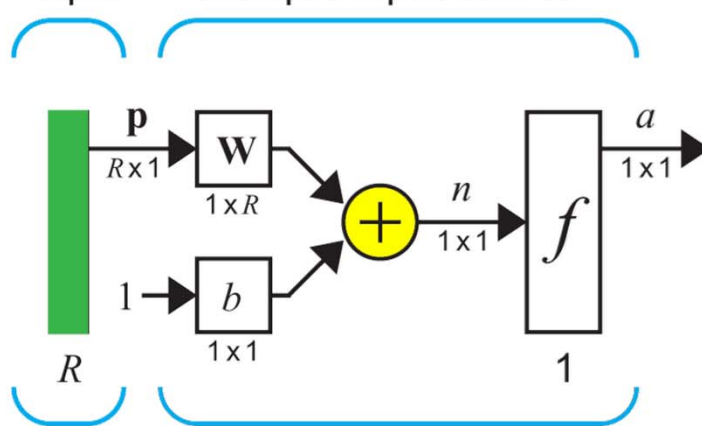


Inputs Multiple-Input Neuron



$$a = f(\mathbf{W}\mathbf{p} + b)$$

Input Multiple-Input Neuron



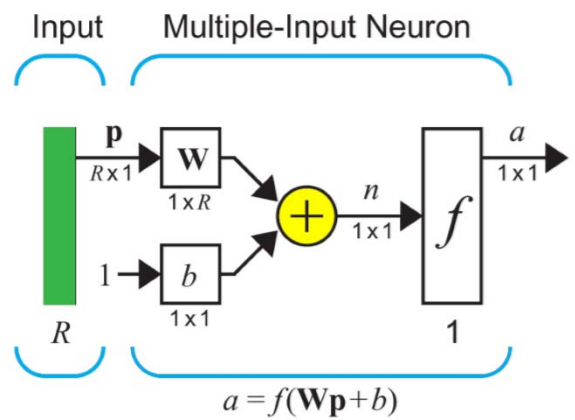
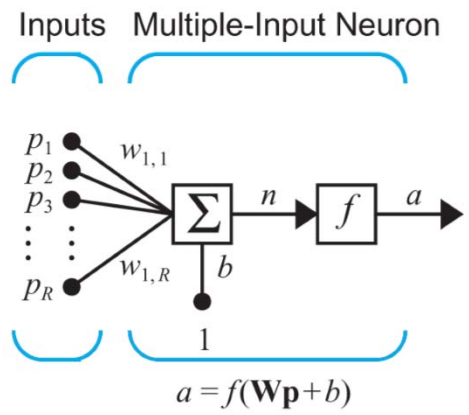
$$a = f(\mathbf{W}\mathbf{p} + b)$$

Abbreviated Notation

## نرون چند-ورودی

### MULTIPLE-INPUT NEURON

R تعداد ورودی‌ها



$$n = w_{1,1}p_1 + w_{1,2}p_2 + \dots + w_{1,R}p_R + b$$

$$n = \mathbf{W}\mathbf{p} + b$$

نمادگذاری خلاصه‌ی شبکه به صورت برداری  
(بیان ابعاد ماتریس‌ها و توابع زیر آنها)

$$\mathbf{W} = [w_{1,1} \ w_{1,2} \ \dots \ w_{1,R}]_{1 \times R} \quad \mathbf{p} = \begin{bmatrix} p_1 \\ p_2 \\ \vdots \\ p_R \end{bmatrix}_{R \times 1}$$

## نمادگذاری

وزن

NOTATIONوزن ورودی  $j$ -ام نرون  $i$ -ام $w_{i,j}$ 

اندیس اول: شماره‌ی نرون مقصد وزن

اندیس دوم: مبدأ سیگنال ورودی به نرون (شماره‌ی ورودی)

nnd2n2

File Edit View Insert Tools Desktop Window Help

## Neural Network DESIGN

### Two-Input Neuron

Input

Linear Neuron

$p(1)$

$w(1,1)$

$F$

Purelin

$a$

$p(2)$

$w(1,2)$

$n$

$F$

$b$

$a = \text{purelin}(w \cdot p + b)$

Alter the input values by clicking & dragging the triangle indicators.

Alter the weights and bias in the same way. Use the menu to pick a transfer function.

Pick the transfer function with the F menu.

The net input and the output will respond to each change.

Contents

Close

Chapter 2



>> nnd2n2

مدل نرون و معماری های شبکه

۲

# معماری های شبکه

## معماری شبکه

NETWORK ARCHITECTURE

چگونگی اتصال نرون‌ها به یکدیگر

معماری شبکه  
*Network Architecture*

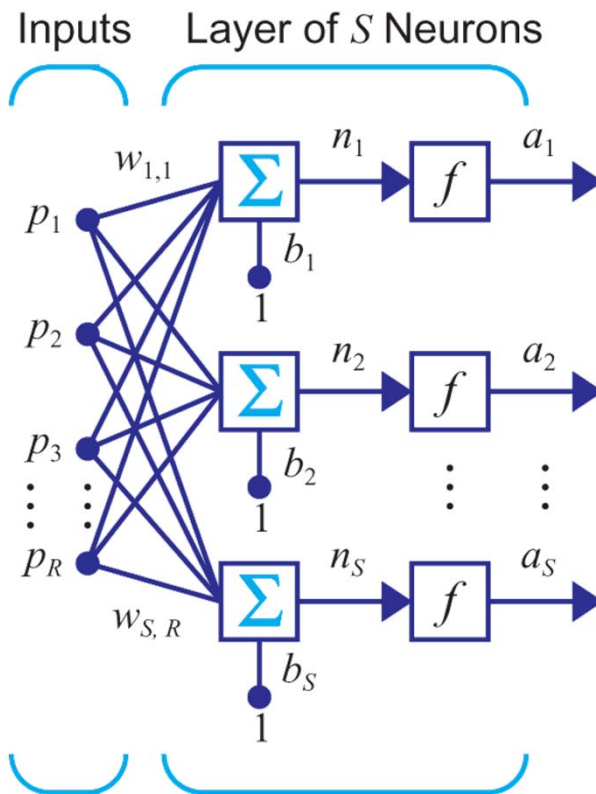
معماری شبکه معمولاً از الگوی لایه‌ای پیروی می‌کند.

مجموعه‌ای از نرون‌ها با ورودی‌های مشترک

لایه  
*Layer*



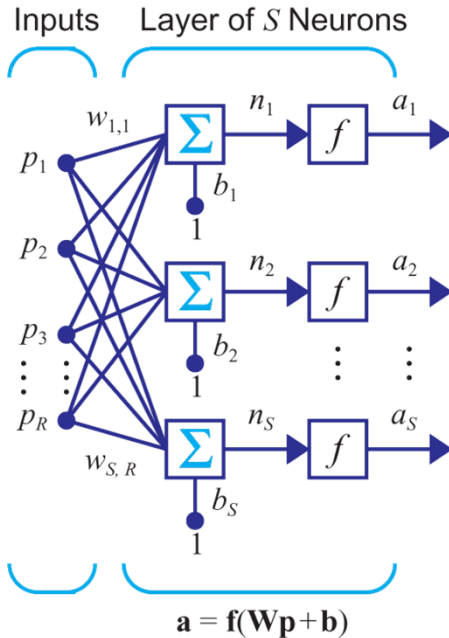
# Layer of Neurons



$$\mathbf{a} = \mathbf{f}(\mathbf{Wp} + \mathbf{b})$$

## یک لایه از نرون‌ها

## LAYER OF NEURONS

 $R$  تعداد ورودی‌ها $S$  تعداد نرون‌هالزوماً  $S = R$  نیست.

$$\mathbf{a} = \mathbf{f}(\mathbf{W}\mathbf{p} + \mathbf{b})$$

$$\mathbf{a}_{S \times 1}$$

$$\mathbf{f}_{S \times 1}$$

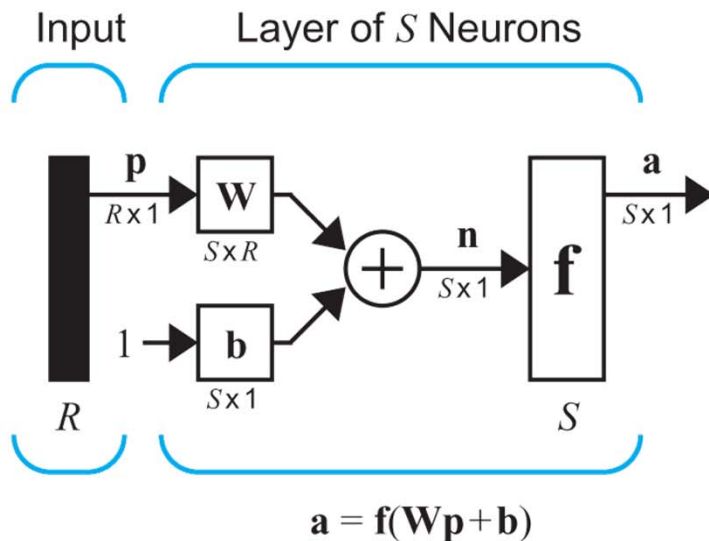
$$\mathbf{W}_{S \times R}$$

هر سطر مربوط به یک نرون؛ هر ستون مربوط به یک ورودی

$$\mathbf{p}_{R \times 1}$$

$$\mathbf{b}_{S \times 1}$$

در یک لایه، تابع انتقال هر نرون می‌تواند با نرون دیگر متفاوت باشد.

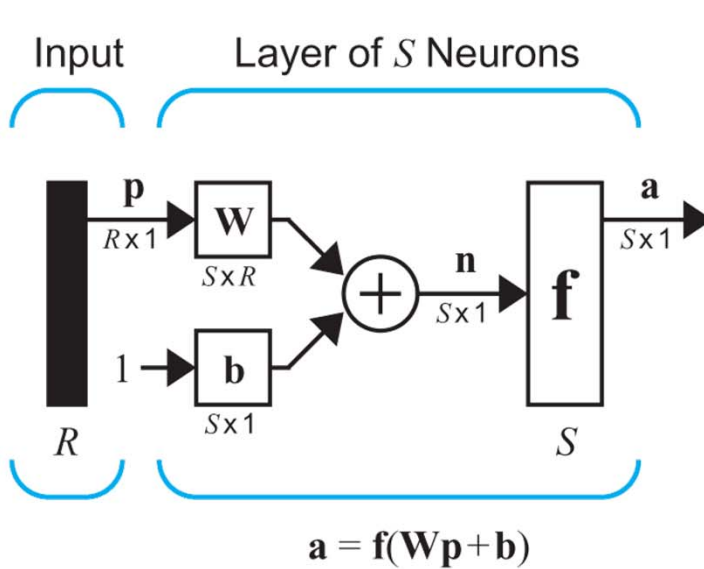


$$\mathbf{W} = \begin{bmatrix} w_{1,1} & w_{1,2} & \cdots & w_{1,R} \\ w_{2,1} & w_{2,2} & \cdots & w_{2,R} \\ \vdots & \vdots & & \vdots \\ w_{S,1} & w_{S,2} & \cdots & w_{S,R} \end{bmatrix}$$

$$\mathbf{p} = \begin{bmatrix} p_1 \\ p_2 \\ \vdots \\ p_R \end{bmatrix} \quad \mathbf{b} = \begin{bmatrix} b_1 \\ b_2 \\ \vdots \\ b_S \end{bmatrix} \quad \mathbf{a} = \begin{bmatrix} a_1 \\ a_2 \\ \vdots \\ a_S \end{bmatrix}$$

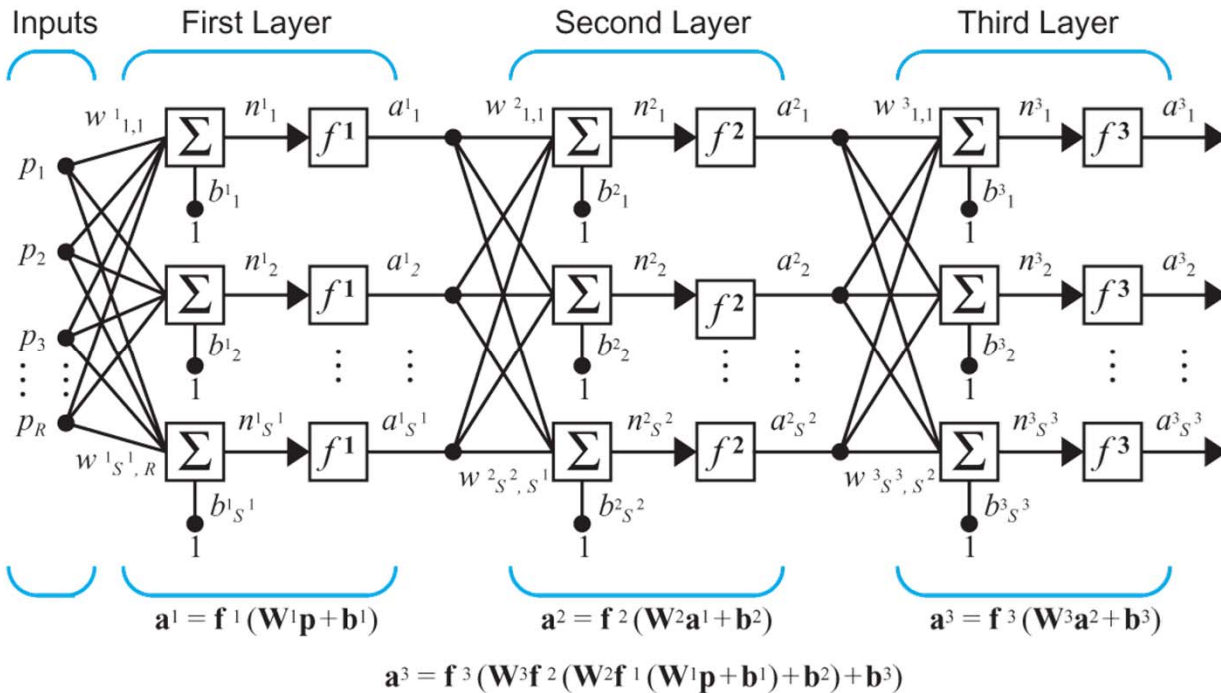
## یک لایه از نرون‌ها

نمادگذاری خلاصه شده

LAYER OF NEURONS

$$\mathbf{W} = \begin{bmatrix} w_{1,1} & w_{1,2} & \cdots & w_{1,R} \\ w_{2,1} & w_{2,2} & \cdots & w_{2,R} \\ \vdots & \vdots & & \vdots \\ w_{S,1} & w_{S,2} & \cdots & w_{S,R} \end{bmatrix}$$

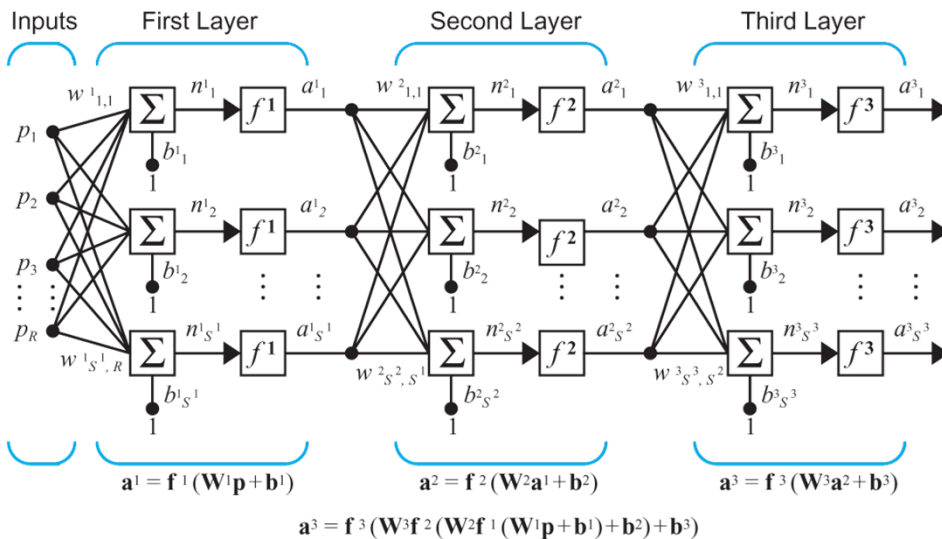
$$\mathbf{p} = \begin{bmatrix} p_1 \\ p_2 \\ \vdots \\ p_R \end{bmatrix} \quad \mathbf{b} = \begin{bmatrix} b_1 \\ b_2 \\ \vdots \\ b_S \end{bmatrix} \quad \mathbf{a} = \begin{bmatrix} a_1 \\ a_2 \\ \vdots \\ a_S \end{bmatrix}$$



## چند لایه از نرون‌ها

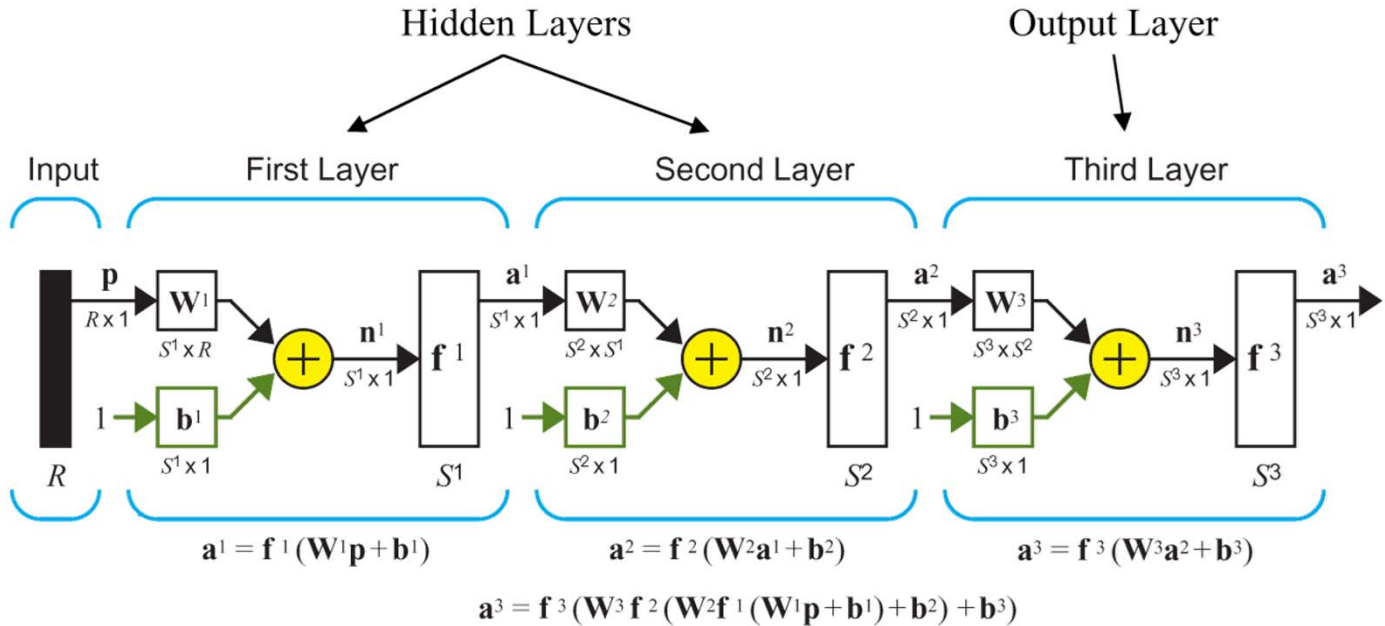
شبکه‌های چند لایه

## MULTIPLE LAYERS OF NEURONS

 $W^1, W^2, W^3, \dots$ هر لایه ماتریس وزن خود را دارد:  $W^i$  = ماتریس وزن لایه‌ی  $i$  $b^1, b^2, b^3, \dots$ هر لایه بردار بایاس خود را دارد:  $b^i$  = بردار بایاس لایه‌ی  $i$  $p^i = a^{i-1}, p^1 = p$ 

ورودی هر لایه، خروجی لایه‌ی قبلی است.

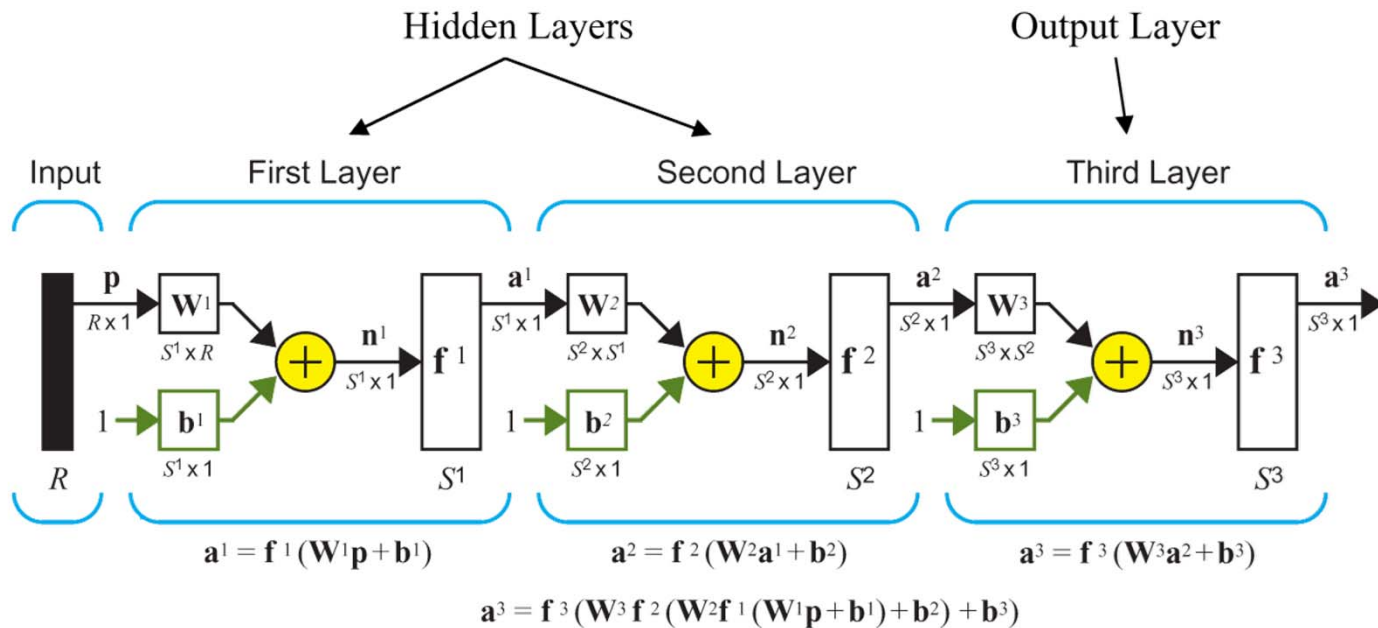
تابع انتقال یک لایه می‌تواند با لایه‌ی دیگر متفاوت باشد.



## چند لایه از نرون‌ها

شبکه‌های چند لایه: نمادگذاری خلاصه شده

### MULTIPLE LAYERS OF NEURONS





## شبکه‌های چند لایه

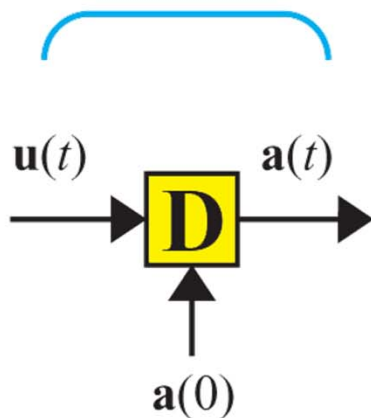
MULTILAYER NETWORKS

راهنماهایی برای مشخص‌سازی شبکه:



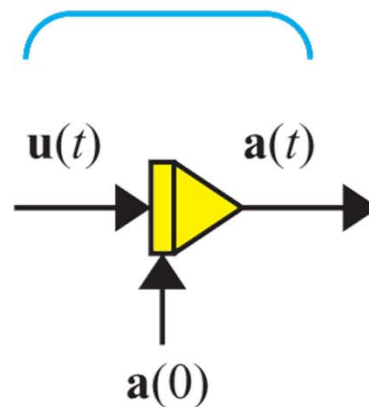


Delay



$$\mathbf{a}(t) = \mathbf{u}(t - 1)$$

Integrator



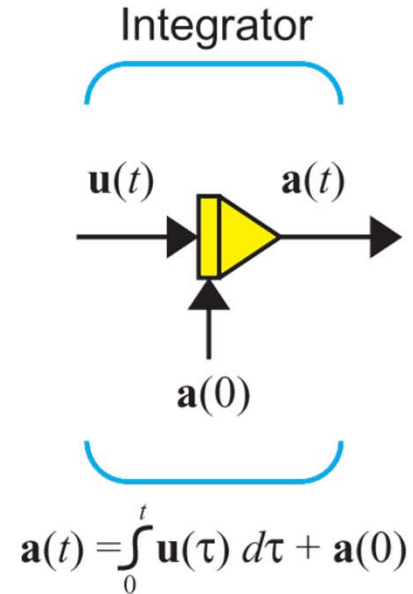
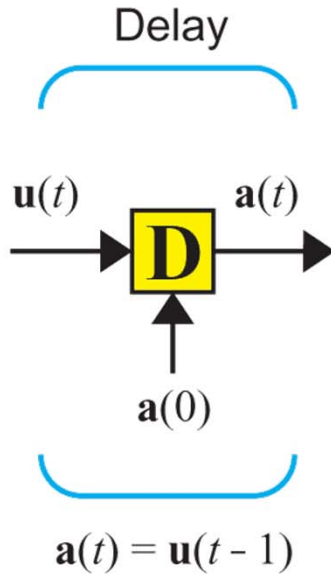
$$\mathbf{a}(t) = \int_0^t \mathbf{u}(\tau) d\tau + \mathbf{a}(0)$$

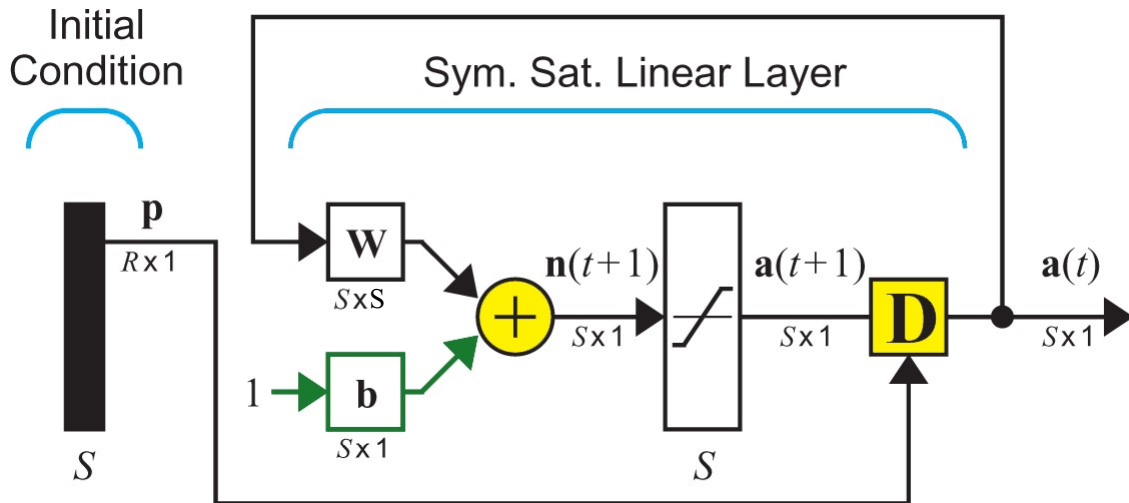
## شبکه‌های بازگشتی

RECURRENT NETWORKS

## شبکه‌های بازگشتی (دارای فیدبک)

در شبکه‌های بازگشتی از عناصر تأخیر و انتگرال‌گیر استفاده می‌شود:





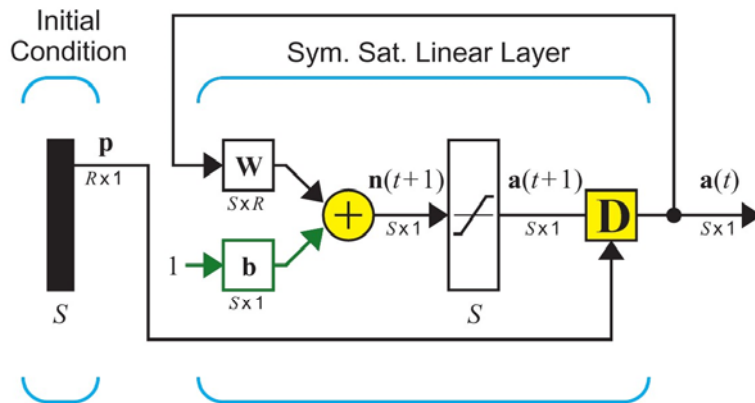
$$\mathbf{a}(0) = \mathbf{p} \quad \mathbf{a}(t+1) = \text{satlin}(\mathbf{W}\mathbf{a}(t) + \mathbf{b})$$

$$\mathbf{a}(1) = \text{satlins}(\mathbf{W}\mathbf{a}(0) + \mathbf{b}) = \text{satlins}(\mathbf{W}\mathbf{p} + \mathbf{b})$$

$$\mathbf{a}(2) = \text{satlins}(\mathbf{W}\mathbf{a}(1) + \mathbf{b})$$

## شبکه‌های بازگشتی

## RECURRENT NETWORKS



$$a(0) = p \quad a(t+1) = \text{satlin}(Wa(t) + b)$$

$$a(1) = \text{satlins}(Wa(0) + b) = \text{satlins}(Wp + b)$$

$$a(2) = \text{satlins}(Wa(1) + b)$$

شبکه‌های بازگشتی، دارای فیدبک (پس‌خور) است: برخی از خروجی‌ها به ورودی‌ها متصل می‌شوند.

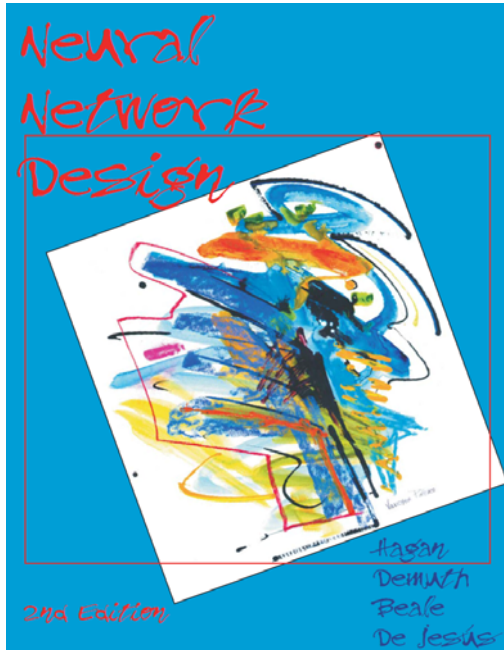
شبکه‌های بازگشتی نسبت به شبکه‌های پیش‌خور به‌طور بالقوه قدرت‌مندتر هستند و می‌توانند رفتارهای زمانی را نشان بدهند.

مدل نرون و معماری های شبکه

۳

منابع

## منبع اصلی



Martin T. Hagan, Howard B. Demuth, Mark H. Beale, Orlando De Jesus,  
**Neural Network Design**,  
 2<sup>nd</sup> Edition, Martin Hagan, 2014.

## Chapter 2

Online version can be downloaded from: <http://hagan.okstate.edu/nnd.html>

## 2 Neuron Model and Network Architectures

Objectives	2-1
Theory and Examples	2-2
Notation	2-3
Neuron Model	2-2
Single-Input Neuron	2-2
Transfer Functions	2-3
Multiple-Input Neuron	2-7
Network Architectures	2-9
A Layer of Neurons	2-9
Multiple Layers of Neurons	2-10
Recurrent Networks	2-13
Summary of Results	2-16
Solved Problems	2-20
Epilogue	2-22
Exercises	2-23

### Objectives

In Chapter 1 we presented a simplified description of biological neurons and neural networks. Now we will introduce our simplified mathematical model of the neuron and will explain how these artificial neurons can be interconnected to form a variety of network architectures. We will also illustrate the basic operation of these networks through some simple examples. The concepts and notation introduced in this chapter will be used throughout this book.

This chapter does not cover all of the architectures that will be used in this book, but it does present the basic building blocks. More complex architectures will be introduced and discussed as they are needed in later chapters. Even so, a lot of detail is presented here. Please note that it is not necessary for the reader to memorize all of the material in this chapter on a first reading. Instead, treat it as a sample to get you started and a resource to which you can return.